



## PATENT COOPERATION TREATY

PCT

Rec'd PCT

MAR 2005

## INTERNATIONAL PRELIMINARY EXAMINATION REPORT

(PCT Article 36 and Rule 70)

Applicant's or agent's file reference 489-S03P1127	<b>FOR FURTHER ACTION</b> See Notification of Transmittal of International Preliminary Examination Report (Form PCT/IPEA/416)	
International application No. PCT/JP2003/009634	International filing date (day/month/year) 30 July 2003 (30.07.2003)	Priority date (day/month/year) 30 September 2002 (30.09.2002)
International Patent Classification (IPC) or national classification and IPC G06F 7/00, 1/04		
Applicant SONY CORPORATION		

1. This international preliminary examination report has been prepared by this International Preliminary Examining Authority and is transmitted to the applicant according to Article 36.

2. This REPORT consists of a total of 4 sheets, including this cover sheet.

This report is also accompanied by ANNEXES, i.e., sheets of the description, claims and/or drawings which have been amended and are the basis for this report and/or sheets containing rectifications made before this Authority (see Rule 70.16 and Section 607 of the Administrative Instructions under the PCT).

These annexes consist of a total of \_\_\_\_\_ sheets.

3. This report contains indications relating to the following items:

- I  Basis of the report
- II  Priority
- III  Non-establishment of opinion with regard to novelty, inventive step and industrial applicability
- IV  Lack of unity of invention
- V  Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement
- VI  Certain documents cited
- VII  Certain defects in the international application
- VIII  Certain observations on the international application

Date of submission of the demand 25 December 2003 (25.12.2003)	Date of completion of this report 06 September 2004 (06.09.2004)
Name and mailing address of the IPEA/JP	Authorized officer
Facsimile No.	Telephone No.

## INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.

PCT/JP2003/009634

**I. Basis of the report****1. With regard to the elements of the international application:\***

- the international application as originally filed  
 the description:

pages \_\_\_\_\_, as originally filed  
 pages \_\_\_\_\_, filed with the demand  
 pages \_\_\_\_\_, filed with the letter of \_\_\_\_\_

- the claims:

pages \_\_\_\_\_, as originally filed  
 pages \_\_\_\_\_, as amended (together with any statement under Article 19  
 pages \_\_\_\_\_, filed with the demand  
 pages \_\_\_\_\_, filed with the letter of \_\_\_\_\_

- the drawings:

pages \_\_\_\_\_, as originally filed  
 pages \_\_\_\_\_, filed with the demand  
 pages \_\_\_\_\_, filed with the letter of \_\_\_\_\_

- the sequence listing part of the description:

pages \_\_\_\_\_, as originally filed  
 pages \_\_\_\_\_, filed with the demand  
 pages \_\_\_\_\_, filed with the letter of \_\_\_\_\_

**2. With regard to the language, all the elements marked above were available or furnished to this Authority in the language in which the international application was filed, unless otherwise indicated under this item.****These elements were available or furnished to this Authority in the following language \_\_\_\_\_ which is:**

- the language of a translation furnished for the purposes of international search (under Rule 23.1(b)).  
 the language of publication of the international application (under Rule 48.3(b)).  
 the language of the translation furnished for the purposes of international preliminary examination (under Rule 55.2 and/or 55.3).

**3. With regard to any nucleotide and/or amino acid sequence disclosed in the international application, the international preliminary examination was carried out on the basis of the sequence listing:**

- contained in the international application in written form.  
 filed together with the international application in computer readable form.  
 furnished subsequently to this Authority in written form.  
 furnished subsequently to this Authority in computer readable form.  
 The statement that the subsequently furnished written sequence listing does not go beyond the disclosure in the international application as filed has been furnished.  
 The statement that the information recorded in computer readable form is identical to the written sequence listing has been furnished.

**4.  The amendments have resulted in the cancellation of:**

- the description, pages \_\_\_\_\_  
 the claims, Nos. \_\_\_\_\_  
 the drawings, sheets/fig \_\_\_\_\_

**5.  This report has been established as if (some of) the amendments had not been made, since they have been considered to go beyond the disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).\*\***

\* Replacement sheets which have been furnished to the receiving Office in response to an invitation under Article 14 are referred to in this report as "originally filed" and are not annexed to this report since they do not contain amendments (Rule 70.16 and 70.17).

\*\* Any replacement sheet containing such amendments must be referred to under item 1 and annexed to this report.

## INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.  
PCT/JP03/09634

## V. Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement

## 1. Statement

Novelty (N)	Claims	5-8	YES
	Claims	1-4	NO
Inventive step (IS)	Claims		YES
	Claims	1-8	NO
Industrial applicability (IA)	Claims	1-8	YES
	Claims		NO

## 2. Citations and explanations

Document 1: JP, 8-147163, A (Toshiba Corp.), 7 June, 1996 (07.06.96)

The subject matter of claim 1 does not appear to be novel in view of document 1. Document 1 (paragraph 0042) describes that a controller bypasses a pipeline in response to the frequency of an operation clock. Furthermore, document 1 (paragraph 0046) describes that when a pipeline is bypassed, the register in the pipeline does not act for holding. So, it is considered that when a pipeline is not bypassed, the data held by the register is sent to the subsequent data processor as a matter of course.

The subject matter of claim 2 does not appear to be novel in view of document 1. Document 1 (Fig. 1) describes that plural holding means and plural bypass means are provided and connected in cascade.

The subject matter of claim 3 does not appear to be novel in view of document 1. Document 1 (paragraph 0042) describes that a controller sets a register enable signal for a register and a multiplexer into an active state or inactive state, for setting whether or not a pipeline should be bypassed.

The subject matter of claim 4 does not appear to be novel in view of document 1. Document 1 (paragraph 0046) describes that when a pipeline is bypassed, the register in the pipeline stops flip-flop action and does not act for holding.

The subject matter of claim 5 does not appear to involve an inventive step in view of document 1. Document 1 (paragraph 0021) describes that a controller controls the actions of a register and a multiplexer in response to the frequency of an operation clock. Furthermore, it would have been easy for a person skilled in the art that the controller produces frequency information in response to the frequency of the said operation clock.

The subject matter of claim 6 does not appear to involve an inventive step in view of document 1. Document 1 (paragraph 0021) describes that a controller controls the actions of a register and a multiplexer in response to the frequency of an operation clock. Furthermore, it would have been easy for a person skilled in the art that the controller receives frequency information from outside, for acquiring the frequency of the operation clock.

The subject matter of claim 7 does not appear to involve an inventive step in view of document 1. Document 1 (paragraph 0042) describes that when a processor is in a low clock mode for saving power consumption, a controller generates an instruction signal for bypassing a pipeline. Furthermore, it would have been easy for a person skilled in the art that a controller judges whether the frequency of the clock is high or low, to instruct whether or not the pipeline should be bypassed.

**INTERNATIONAL PRELIMINARY EXAMINATION REPORT**International application No.  
**PCT/JP03/09634****Supplemental Box**

(To be used when the space in any of the preceding boxes is not sufficient)

Continuation of : V.2

The subject matter of claim 8 does not appear to involve an inventive step in view of document 1. Document 1 (paragraph 0042) describes that when a processor is in a low clock mode for saving power consumption, a controller generates an instruction signal for bypassing a pipeline. Furthermore, it would have been easy for a person skilled in the art that a controller judges whether the frequency of the clock is high or low, to instruct whether or not the pipeline should be bypassed.

Rec'd PCT

09 MAR 2005

## 特許協力条約

PCT

国際予備審査報告

REC'D 24 SEP 2004

WIPO

PCT

(法第12条、法施行規則第56条)  
[PCT36条及びPCT規則70]

出願人又は代理人 の書類記号 489-S03P1127	今後の手続きについては、国際予備審査報告の送付通知（様式PCT/IPEA/416）を参照すること。	
国際出願番号 PCT/JP03/09634	国際出願日 (日.月.年) 30.07.2003	優先日 (日.月.年) 30.09.2002
国際特許分類 (IPC) Int. Cl' G06F 7/00, G06F 1/04		
出願人 (氏名又は名称) ソニー株式会社		

1. 国際予備審査機関が作成したこの国際予備審査報告を法施行規則第57条 (PCT36条) の規定に従い送付する。

2. この国際予備審査報告は、この表紙を含めて全部で 4 ページからなる。

この国際予備審査報告には、附属書類、つまり補正されて、この報告の基礎とされた及び／又はこの国際予備審査機関に対しても訂正を含む明細書、請求の範囲及び／又は図面も添付されている。  
 (PCT規則70.16及びPCT実施細則第607号参照)  
 この附属書類は、全部で \_\_\_\_\_ ページである。

3. この国際予備審査報告は、次の内容を含む。

- I  国際予備審査報告の基礎
- II  優先権
- III  新規性、進歩性又は産業上の利用可能性についての国際予備審査報告の不作成
- IV  発明の単一性の欠如
- V  PCT35条(2)に規定する新規性、進歩性又は産業上の利用可能性についての見解、それを裏付けるための文献及び説明
- VI  ある種の引用文献
- VII  国際出願の不備
- VIII  国際出願に対する意見

国際予備審査の請求書を受理した日 25.12.2003	国際予備審査報告を作成した日 06.09.2004	
名称及びあて先 日本国特許庁 (IPEA/JP) 郵便番号 100-8915 東京都千代田区霞が関三丁目4番3号	特許庁審査官 (権限のある職員) 田中 友章	5E 9376
	電話番号 03-3581-1101 内線 3520	

## I. 国際予備審査報告の基礎

1. この国際予備審査報告は下記の出願書類に基づいて作成された。(法第6条(PCT14条)の規定に基づく命令に応答するために提出された差し替え用紙は、この報告書において「出願時」とし、本報告書には添付しない。PCT規則70.16, 70.17)

 出願時の国際出願書類

- 明細書 第 \_\_\_\_\_ ページ、出願時に提出されたもの  
 明細書 第 \_\_\_\_\_ ページ、国際予備審査の請求書と共に提出されたもの  
 明細書 第 \_\_\_\_\_ ページ、付の書簡と共に提出されたもの
- 請求の範囲 第 \_\_\_\_\_ 項、出願時に提出されたもの  
 請求の範囲 第 \_\_\_\_\_ 項、PCT19条の規定に基づき補正されたもの  
 請求の範囲 第 \_\_\_\_\_ 項、国際予備審査の請求書と共に提出されたもの  
 請求の範囲 第 \_\_\_\_\_ 項、付の書簡と共に提出されたもの
- 図面 第 \_\_\_\_\_ ページ/図、出願時に提出されたもの  
 図面 第 \_\_\_\_\_ ページ/図、国際予備審査の請求書と共に提出されたもの  
 図面 第 \_\_\_\_\_ ページ/図、付の書簡と共に提出されたもの
- 明細書の配列表の部分 第 \_\_\_\_\_ ページ、出願時に提出されたもの  
 明細書の配列表の部分 第 \_\_\_\_\_ ページ、国際予備審査の請求書と共に提出されたもの  
 明細書の配列表の部分 第 \_\_\_\_\_ ページ、付の書簡と共に提出されたもの

2. 上記の出願書類の言語は、下記に示す場合を除くほか、この国際出願の言語である。

上記の書類は、下記の言語である \_\_\_\_\_ 語である。

- 國際調査のために提出されたPCT規則23.1(b)にいう翻訳文の言語  
 PCT規則48.3(b)にいう国際公開の言語  
 国際予備審査のために提出されたPCT規則55.2または55.3にいう翻訳文の言語

3. この国際出願は、ヌクレオチド又はアミノ酸配列を含んでおり、次の配列表に基づき国際予備審査報告を行った。

- この国際出願に含まれる書面による配列表  
 この国際出願と共に提出された磁気ディスクによる配列表  
 出願後に、この国際予備審査(または調査)機関に提出された書面による配列表  
 出願後に、この国際予備審査(または調査)機関に提出された磁気ディスクによる配列表  
 出願後に提出した書面による配列表が出願時における国際出願の開示の範囲を超える事項を含まない旨の陳述書の提出があった  
 書面による配列表に記載した配列と磁気ディスクによる配列表に記録した配列が同一である旨の陳述書の提出があった。

4. 补正により、下記の書類が削除された。

- 明細書 第 \_\_\_\_\_ ページ  
 請求の範囲 第 \_\_\_\_\_ 項  
 図面 図面の第 \_\_\_\_\_ ページ/図

5.  この国際予備審査報告は、補充欄に示したように、補正が出願時における開示の範囲を超えてされたものと認められるので、その補正がされなかったものとして作成した。(PCT規則70.2(c) この補正を含む差し替え用紙は上記1.における判断の際に考慮しなければならず、本報告に添付する。)

## V. 新規性、進歩性又は産業上の利用可能性についての法第12条（PCT35条(2)）に定める見解、それを裏付ける文献及び説明

## 1. 見解

新規性 (N)	請求の範囲 5-8 請求の範囲 1-4	有 無
進歩性 (I S)	請求の範囲 1-8	有 無
産業上の利用可能性 (I A)	請求の範囲 1-8	有 無

## 2. 文献及び説明 (PCT規則70.7)

文献1：JP 8-147163 A (株式会社東芝), 1996. 06. 07

請求項1に係る発明は、文献1により新規性を有しない。文献1の段落0042にはコントローラが動作クロックの周波数に応じてパイプラインをバイパスすることが記載されている。また文献1の段落0046にはパイプラインをバイパスするときにパイプライン内のレジスタは保持動作を行わないことが記載されており、パイプラインをバイパスしないときには当然レジスタの保持内容が次段のデータ処理装置に送出されているものと認められる。

請求項2に係る発明は、文献1により新規性を有しない。文献1の図1には保持手段及びバイパス手段が複数設けられ、カスケード接続されることが記載されている。

請求項3に係る発明は、文献1により新規性を有しない。文献1の段落0042にはコントローラがレジスタ及びマルチプレクサへのレジスタイネーブル信号をアクティブな状態又はインアクティブな状態に設定して、パイプラインをバイパスするか又はバイパスしないかを設定することが記載されている。

請求項4に係る発明は、文献1により新規性を有しない。文献1の段落0046にはパイプラインをバイパスするときにパイプライン内のレジスタはフリップフロップの動作を停止して保持動作を行わないことが記載されている。

請求項5に係る発明は、文献1により進歩性を有しない。文献1の段落0021にはコントローラが動作クロックの周波数に応じてレジスタ及びマルチプレクサの動作を制御することが記載されている。そしてコントローラが前記動作クロックの周波数に応じて周波数情報を生成することは、当業者にとって容易である。

請求項6に係る発明は、文献1により進歩性を有しない。文献1の段落0021にはコントローラが動作クロックの周波数に応じてレジスタ及びマルチプレクサの動作を制御することが記載されている。そしてコントローラが外部からの周波数情報を受信して動作クロックの周波数を取得することは、当業者にとって容易である。

請求項7に係る発明は、文献1により進歩性を有しない。文献1の段落0042にはプロセッサが消費電力を節約する低クロックのモードのときは、コントローラがパイプラインをバイパスする指示信号を発生することが記載されている。そしてクロックが高周波数であるか低周波数であるかをコントローラが判断してパイプラインをバイパスするか否かを指示することは当業者にとって容易である。

補充欄（いざれかの欄の大きさが足りない場合に使用すること）

第 V 欄の続き

請求項8に係る発明は、文献1により進歩性を有しない。文献1の段落0042にはプロセッサが消費電力を節約する低クロックのモードのときは、コントローラがパイプラインをバイパスする指示信号を発生することが記載されている。そしてクロックが高周波数であるか低周波数であるかをコントローラが判断してパイプラインをバイパスするか否かを指示することは当業者にとって容易である。